

SWISSDIS



Swissdis AG
Grasweg 7
CH-4911 Schwarzhäusern

Tel.: +41 62 919 44 00
Fax: +41 62 919 44 01
info@swissdis.ch
www.swissdis.ch

SPECIFICATIONS

Chip Resistor Networks

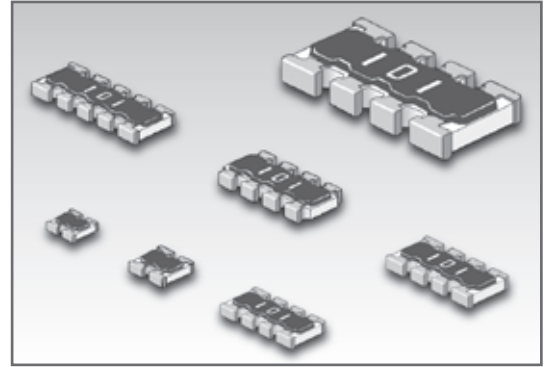
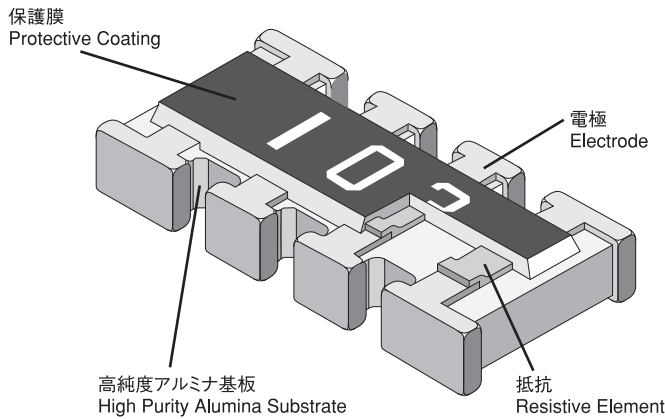
TSN-Serie Convex

Version January 2013

TSN (凸)

Chip Resistor Networks (Convex Termination)

製品構造 / Construction

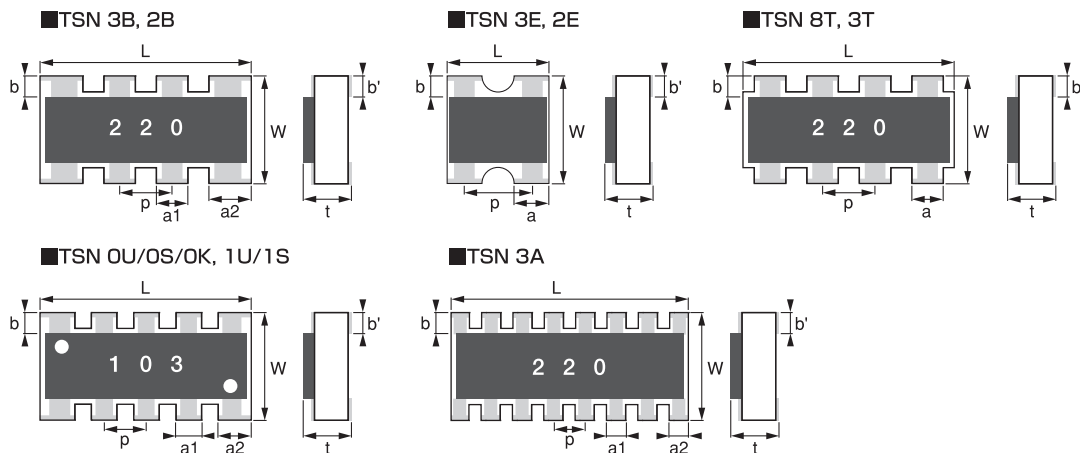


品番構成 / Type Designation

TSN	3B	T	J	103	V
品 種 Product Code	形状及び特性 Size and Circuit	表 示 Marking	抵抗値許容差 Resistance Tolerance	公称抵抗値 Nominal Resistance	包 装 Packing
		T=表示あり T=Marking 空白=表示なし Nil=No Marking	F=±1% G=±2% J=±5%	101:10×10 ¹ →100Ω 103:10×10 ³ →10kΩ 474:47×10 ⁴ →470kΩ	V=テーピング V=Taping 空白=バルク Nil=Bulk

注意*1: TSN7E、2Eタイプの標準は表示なし。TSN3B、2B、8T、3A、0U/0S/0K、1U/1Sタイプの標準は表示あり。

外形寸法 / Dimension



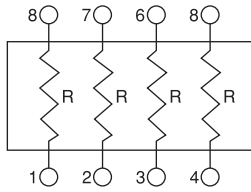
(unit:mm)

形名 Type	L	W	t	a1 (a)	a2	b	b'	p	包装数量/Q' ty
TSN3B	3.20±0.10	1.60±0.10	0.50±0.10	0.40±0.15	0.60±0.15	0.30±0.20	0.25±0.15	0.80±0.10	5,000pcs
TSN2B	2.00±0.10	1.00±0.10	0.35±0.05	0.30±0.15	0.40±0.15	0.15±0.10	0.25±0.10	0.50±0.10	10,000pcs
TSN3E	1.60±0.15	1.60±0.15	0.50±0.10	0.60±0.15	—	0.30±0.20	0.25±0.10	0.80±0.05	5,000pcs
TSN2E	1.00±0.10	1.00±0.10	0.35±0.05	0.33±0.05	—	0.15±0.10	0.25±0.05	0.65±0.10	10,000pcs
TSN8T	5.08±0.20	3.10±0.20	0.55±0.10	0.80±0.20	—	0.50±0.20	0.30±0.20	(1.27)	4,000pcs
TSN3T	3.20±0.10	1.60±0.10	0.50±0.10	0.50±0.15	—	0.30±0.20	0.25±0.15	0.80±0.10	5,000pcs
TSN3A	3.80±0.20	1.60±0.20	0.45±0.10	0.30±0.15	0.30±0.15	0.30±0.20	0.25±0.20	0.50±0.05	5,000pcs
TSN0U/0S/0K	3.20±0.15	1.60±0.15	0.50±0.10	0.34±0.15	0.49±0.15	0.30±0.20	0.25±0.15	(0.64)	5,000pcs
TSN1U/1S	6.40±0.20	3.10±0.20	0.60±0.10	0.80±0.20	(1.05)	0.50±0.20	0.30±0.20	(1.27)	4,000pcs

回路構成 / Circuit Construction

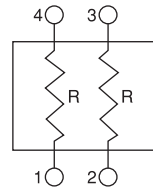
独立回路 Isolated Circuit

■ TSN 3B, 2B, 8T, 3T



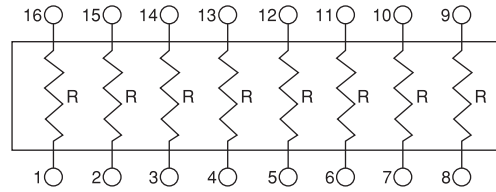
独立回路 Isolated Circuit

■ TSN 3E, 2E



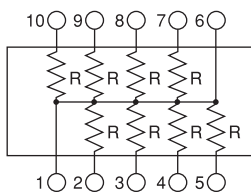
独立回路 Isolated Circuit

■ TSN 3A



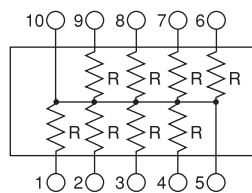
並列回路 Bussed Circuit

■ TSN 0S, 1S



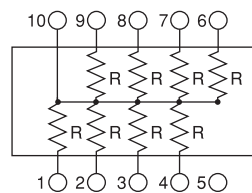
並列回路 Bussed Circuit

■ TSN 0U, 1U



並列回路 Bussed Circuit

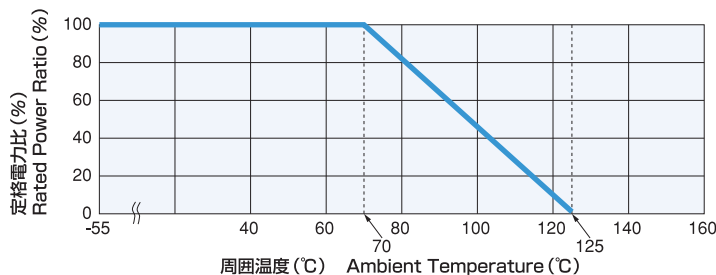
■ TSN 0K



定 格 / Rating

形 名 Type	定格電力 Rated Power	最高使用電圧 MAX. Working Voltage	最高過負荷電圧 MAX. Overload Voltage	使用温度範囲 Category Temperature Range	抵抗温度係数 TCR	素子数 Number of Resistors	抵抗値範囲 Resistance Range		
							±1% E96, E24	±2% E24	±5% E24
TSN2B	0.063W	25V	50V	-55°C ~ +125°C	±200ppm/°C	4	—	—	10~1MΩ
TSN2E	0.063W	25V	50V		±200ppm/°C	2	—	—	10~1MΩ
TSN3A	0.063W	25V	50V		±200ppm/°C	8	—	—	10~1MΩ
TSN3B	0.063W	50V	100V		±200ppm/°C	4	22~1MΩ	10~1MΩ	10~1MΩ
TSN3E	0.063W	50V	100V		±200ppm/°C	2	22~1MΩ	10~1MΩ	10~1MΩ
TSN3T	0.063W	50V	100V		±200ppm/°C	4	22~1MΩ	10~1MΩ	10~1MΩ
TSN8T	0.125W	200V	400V		±200ppm/°C	4	22~1MΩ	10~1MΩ	10~1MΩ
TSN0U	0.063W	25V	50V		±200ppm/°C	8	—	—	22~1MΩ
TSN0S					±200ppm/°C	8	—	—	22~1MΩ
TSN0K					±200ppm/°C	8	—	—	22~1MΩ
TSN1U	0.063W	50V	100V	±200ppm/°C	8	—	—	22~1MΩ	
TSN1S				±200ppm/°C	8	—	—	22~1MΩ	

負荷電力軽減曲線 / Power Derating Curve



■ 定格電力は、周囲70°C以下において連続使用に適する負荷電力をいい、周囲温度が70°Cを超える場合は、図の軽減曲線に従って定格電力を軽減してください。

■ For resistors operated in ambient temperature above 70°C, rated power shall be derated in accordance with the figure.